



平成 21 年 7 月 7 日

各 位

会 社 名 ザインエレクトロニクス株式会社
代表者の役職名 代表取締役社長 飯塚 哲哉
(JASDAQ・コード番号: 6769)
問い合わせ先 取締役経営企画部長 高田 康裕
電 話 番 号 0 3 - 3 2 7 0 - 0 6 6 6

ザインとアルテラ、V-by-One[®]HS インターフェイス対応で協力

フラットパネルディスプレイをはじめとするミックスドシグナル LSI の高速シリアルインターフェースの世界的リーダーであるザインエレクトロニクスは、本日、同社の高速シリアルインターフェース、V-by-One[®] HS を FPGA^(注1)向けに提供することを発表しました。Altera Corporation (以下、アルテラ社) の Arria[®]シリーズおよび Stratix[®]シリーズ FPGA に対応する V-by-One[®] HS の IP リファレンスデザインに関してアルテラ社とザインエレクトロニクスは協力関係を結ぶこととなりました。

V-by-One[®] HS はテレビ市場向けに開発されました。テレビ内部のケーブルやコネクタを含めたトータルコストを削減しながらも、より高解像度で鮮明な高画質を提供することができます。こうしたより高度な高速インターフェースは、次世代フラットパネルディスプレイやマルチ・ファンクション・プリンタ等、高速データ伝送を必要とするアプリケーションにおいて不可欠です。

アルテラ社のアプリケーション・ユニット担当シニア・ディレクターのジョン・サカモト(John Sakamoto)は、「高解像度で、より優れた画像品質への需要の高まりに対応するため、テレビのセットメーカーやテレビパネルのベンダーは、高度なインターフェースに対する関心を高めています。このようなニーズに対応し、V-by-One[®] HS を当社の FPGA に実装することで、当社の顧客は V-by-One[®] HS の開発を直ちに始めることができます。」とコメントしています。

また、当社の常務取締役営業企画部長加藤雅弘は、「2008 年より、V-by-One[®] HS の技術仕様を公開し世界市場で広く受け入れられてきました。テレビメーカーやパネルベンダーがアルテラ社の FPGA とザインエレクトロニクスの V-by-One[®] HS を開発に用いることにより、システム開発の工程効率化に伴うコストメリットと、期間短縮化を通じた Time to Market を実現でき、さらなる独自の付加価値を創出する環境が得られます。」と述べています。

■ V-by-One[®]HS の特長

- －高機能イコライザにより伝送品質が向上
- －CDR (Clock Data Recovery)方式のシリアライザ・デシリアライザによる高速シリアル伝送により、ケーブルスキューの問題を抜本的に解決
- －EMI^(注2)を低減 (クロック伝送ケーブルが無くリファレンス・クロック不要で低ノイズ)

- ーケーブル本数、コネクタ数の削減によるトータルコスト低減、省スペース化を実現
- ーお客様の設計を大きく変更せずシームレスな移行が可能
- ー伝送速度が可変で低消費電力 シリアル伝送速度： 600Mbps ～ 3.75Gbps
- ー使いやすさ： Plug & Play
- ーオープン・スタンダード（簡易版の技術仕様は <http://www.thine.co.jp> よりダウンロード可能）

■入手方法

V-by-One®HS の IP リファレンス・デザインは、アルテラ社のパートナーであるバイテック社を通じて入手可能です。

ザインエレクトロニクスについて

ザインエレクトロニクスは、ファブレス半導体メーカーであり、世界市場に革新的なミックスドシグナル LSI を提供しております。製品には V-by-One®HS、LVDS、ADC、高周波無線用 LSI、電源制御用 LSI、画像処理用 LSI (ISP) などがあり、薄型テレビ、液晶モニタ、プロジェクタ、携帯電話端末・基地局、自動車等の分野におけるグローイング・ニッチ市場で、お客様にソリューションを提供しています。本社は東京都中央区にあり、京都および九州にデザインセンター、東京および台湾台北に子会社があります。ザインエレクトロニクスは JASDAQ 証券取引所に上場しており、証券コードは 6769 です。ザインエレクトロニクスに関するより詳しい情報は当社ウェブサイトをご参照下さい。（<http://www.thine.co.jp>）

※「V-by-One®」はザインエレクトロニクス株式会社の登録商標です。

(注 1)FPGA： Field Programmable Gate Array の略。LSI 内部の論理回路をプログラミングできる半導体デバイス。

(注 2) EMI： Electro-Magnetic Interference (電磁障害)の略。電磁障害とは、電磁障害によって引き起こされる装置、伝送チャネルまたはシステムの性能低下のこと。

ご注意:本文中における各企業名、製品名等は、それぞれの所有者の商標あるいは登録商標です。

<報道機関各位からのお問い合わせ先>

ザインエレクトロニクス株式会社 経営企画部 高田 康裕
〒103-0023 東京都中央区日本橋本町 3-3-6 ワカ末ビル 6F
TEL 03-3270-0666 FAX 03-3270-0688
URL: <http://www.thine.co.jp> E-mail: ir@thine.co.jp

<お客様各位からのお問い合わせ先>

ザインエレクトロニクス株式会社 営業企画部 松木 祐幸
〒103-0023 東京都千代田区鍛冶町 2-3-3 神田中央通ビル 8F
TEL 03-6866-7041 FAX 03-6866-7105
URL: <http://www.thine.co.jp> E-mail: sales@thine.co.jp